

Andreas Temmler

Würth Elektronik eiSos GmbH & Co. KG
EMC & Inductive Solutions

EMV Designtipps – Vermeidung häufiger EMV-relevanter Designfehler

Entsprechend den Erfahrungen aus der Beobachtung der Entwicklerarbeit in der Elektronikindustrie werden typische Designfehler bezüglich der EMV-Eigenschaften der entwickelten Produkte aufgezeigt und Lösungsvorschläge zur Vermeidung dieser Fehler diskutiert. Im Vortrag stehen folgende Schwerpunkte im Fokus:

- Induktive- kapazitive und Impedanzkopplung,
- Ausführung von Masseflächen,
- Durchkontaktierungen, warum niederimpedant,
- Abblockkondensatoren, Designfehler bei der Positionierung,
- Schaltreglerdesign, worauf muss man achten (Beispiel gutes und schlechtes Design),
- Schirmung: Entstehung parasitäre Schlitzantennen, Schirmanbringung.